# **Core2.0 Hardware-Handbuch**

## PMD1.0 Professional Monitor Device

Das Produkt und seine Spezifikation kann sich jederzeit ohne vorherige Mitteilung ändern. Bitte fragen Sie nach den aktuellsten Spezifikationen.

*I3* ELEKTRONIK GMBH
Daimlerstraße 51
D-76185 Karlsruhe

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### 13 ELEKTRONIK

## Inhaltsverzeichnis

Über das Dokument	3
Änderungsübersicht	3
Beschaffenheitsangaben, Haftungsausschluss	
Allgemeines	
Anschlüsse	
Anschlußpositionen, Darstellung	5
Übersicht	
1er: Steckerverbindungen zum Inputmodul	7
100er: Eingangssignale	
200er: OSD PAD, IR, Bedienelemente	
300er: Display & Inverter	11
400er: Geräteinterne Anschlüsse	
Bedienung und OSD	
Stromverbrauch	
Maßzeichnungen	
PMD1.0	
PMD-IM-STD (BB)	
PMD1.0 & PMD-IM-STD (BB)	
IM-HD3G/IM-DualHD3G IM-DualHD3G	

#### **13** ELEKTRONIK

#### Über das Dokument

Das Dokument beschreibt die Funktionsweise der PMD1.0 mit der Core2.0 Betriebssoftware. Die Core2.0 Software ist für alle Hardwarestände ab PMD10\_V08 HW1.3 empfohlen. Dieser Hardwarestand wurde ab Seriennnumer 1006008 gefertigt. Einzelne Abweichungen sind möglich.

## Änderungsübersicht

Datum	Beschreibung	Software Stand	Hardware Stand
08.10.14	Erste Veröffentlichung	021V7IB 021V8IB	
26.02.15	Korrektur J300, J301 Kommentare J140, J141, J411, J430	023V7IB	HW1.3
16.03.15	Korrektur J220		
31.07.15	Korrekte Seite16: Stromverbrauch. I Power Up in I Power On geändert. Gemeint ist der Stromverbrauch im normalen Betrieb. Nicht der Einschaltstrom.		

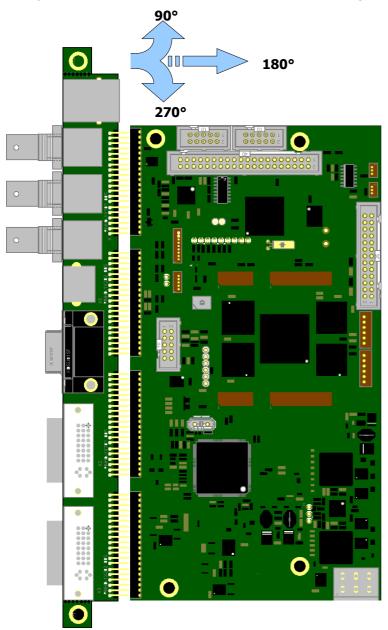
### Beschaffenheitsangaben, Haftungsausschluss

Kriterium für das Vorliegen einer bestimmten Beschaffenheit sind die Prüf- und Testkriterien der IB Elektronik GmbH. Diese umfassen im wesentlichen das Prüfen der Produkte mit handelsüblichen Geräten , Testsignalgeneratoren oder eigene Signalquelle (PHILIPS PM5818, Blaupunkt DVD 4301, Samsung BD F5500E, LogiLink MultiDisplayAdapter, PMD + PMD-OM-HD3GDVI) und Beurteilung der einwandfreien Bildwiedergabe an handelsübliche Displays (bsp AUO M170EG01, oder PMD+PMD-IM-HD3G/PMD-IM-DualHD3G und Display). Je Eingang dauert die Prüfung zwischen 2 und 30 Sekunden. Der Kunde prüft die Ware innerhalb von 4 Wochen ob sie seinen Anforderungen entspricht. Da wir keine Kompatibilitätsgarantie abgeben kann er binnen dieser Frist die Ware unter Erstattung des Kaufpreises zurückgeben. Jegliche weitere Ansprüche gleich welcher Art schließen wir aus. Weicht der Funktionsumfang der Software vom Beschriebenen Verhalten ab sichert IB Elektronik GmbH zeitnahe Nacharbeit zu soweit dies mit vertretbaren Aufwand möglich ist. Nacharbeiten durch IB Elektronik GmbH oder Überprüfungen Vorort sind unter Vergütung der Aufwendungen möglich. Das Produkt und seine Spezifikation kann sich jederzeit ohne vorherige Mitteilung ändern. Bitte fragen Sie nach den aktuellsten Spezifikationen.

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### **Allgemeines**

Folgende Abbildung zeigt das Interface zusammen mit dem Inputmodul "Standard" (Links: PMD1.0\_IM\_Standard, Rechts PMD1.0). Abhängig davon wie die Stiftleisten des Inputmoduls bestückt sind (abgewinkelt, gerade von oben, gerade von unten) kann die PMD im Winkel von 90°, 180° und 270° eingebaut werden.



Kundenspezifische Varianten des Inputmoduls sind

möglich und können auch selbst erstellt werden. Die Version "PMD1.0\_IM\_Hamburg" ist bereits verfügbar. Buchsen und Lochbild dieses Moduls sind baugleich zu ähnlichen Produkten. Siehe Abbildung rechts. In der Standard Ausführung verfügt die PMD über eine RJ45 Buchse (Ethernet), 3 BNC (oder Chinch) für FBAS1..3 oder YCrCb, 1 MiniDIN für Y/C, HDSubD15 VGA und 2x DVI. Zusätzlich können bis zu zwei PMD\_HD3G Boards über Rundkabel angeschlossen werden.

Displays werden über ein bzw. zwei 40 polige Stecker und ebenfalls über Rundkabel angesteuert. Die Displayversorgung (max 5A) ist Displayspannungen abschaltbar. von 3.3V, 5V oder 12V können aus einer Eingangsversorgung der **PMD** von 12V..18V erzeugt werden.

Backlightinverter mit einer Stromaufnahme bis zu 4A können ebenfalls angeschlossen werden. Bei höheren Strömen sollten die Inverter direkt vom Netzteil versorgt werden. Die Invertersignale On/OFF und Helligkeit sind auf 3.3V oder 5V Pegel einstellbar. Das Helligkeitssignal steht als analoge Regelspannung oder als PWM Signal zur Verfügung.

Die Bedienung des On Screen Menüs ist über 3 oder 4 Tasten OSDPads, JOG-DIALs (Incrementaldrehgeber mit Druckknopf) oder IR-Fernbedienung möglich. Der IR Empfänger kann separat von der Tastatur angeschlossen werden.

Ebenso wie zwei RS232 Schnittstellen mit 5V Versorgungsspannung (z.B für Colorimeter) stehen auch zwei Anschlüsse für Helligkeitssensoren zur Verfügung. Diese Sensoren ermöglichen die Überwachung der Helligkeit des Backlights in Abhängigkeit eines eingestellten Sollwertes oder von der Umgebung.

Auf einer 40 poligen Stiftwanne stehen Eingänge für 24 Taster (oder Schalter) sowie Ausgänge für 32 LEDs zur Verfügung (gemultiplext 8 x 4 Rows). Die Treiber der LEDs müssen auf der LED Platine untergebracht werden. Eine 30 polige Stiftwanne stellt die Anschlüsse für bis zu 6 weitere JOG DIALs bereit. Jeder dieser Ein- und Ausgänge ist vollständig über das OSD im BIOS Bereich konfigurierbar.

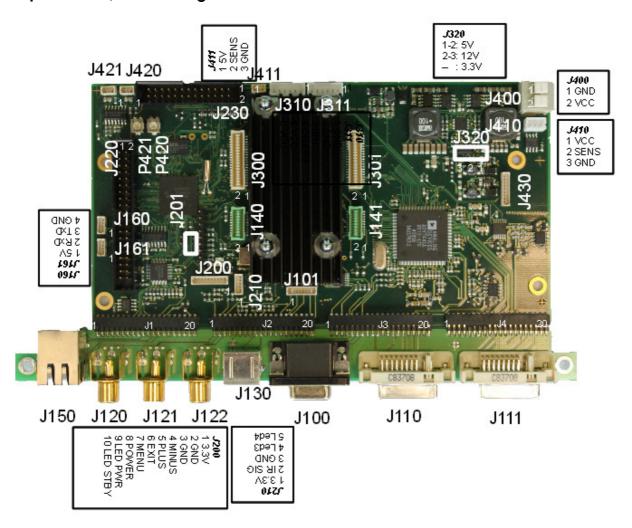
Eine Klemmleiste ermöglicht den einfachen und sicheren Anschluss der Versorgungsspannung. Ein leistungsfähiger Ausgang kann einen Lüfter treiben. Dieser kann durch einen Temperatursensor geregelt werden. Eine Überwachung des Lüfters ist ebenfalls möglich.

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### 13 ELEKTRONIK

#### Anschlüsse

Anschlußpositionen, Darstellung



J411: Lüfter für CPU Kühlkörper für PMD1.0-B empfohlen J140, J141, J430: Kabel möglichst weit von den Schaltregler spulen entfernt verlegen. J140,J141: Für PMD1.0-B müssen ggf Phaseneinstellung für HD und 3G SDI vorgenommen werden (BIOS Menü).

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### 13 ELEKTRONIK

## Übersicht

Nr	Beschreibung	Bauform	
J1J4	Verbindungen zum Eingangsmodul	4x Buchsenleisten 20pol RM2.0	
J100	1. VGA (analog RGB) Eingang	15pol HD Sub D	
J101	2. VGA (analog RGB) Eingang	Molex, 53047-0810, 8 polig	
J110	1. DVI Eingang	DVI-I Buchse	
J111	2. DVI Eingang	DVI-I Buchse	
J120	1. Composite Video / Y Eingang	Chinch Buchse	
J121	2. Composite Video / Cr Eingang	Chinch Buchse	
J122	3. Composite Video / Cb Eingang	Chinch Buchse	
J123			
J130	Y/C Video Eingang	4 pol Mini Din SVHS Buchse	
J140	2. HD3G Board	JST, SHLDP 20	
J141	1. HD3G Board	JST, SHLDP 20	
<i>J150</i>	Ethernet	RJ45 Buchse	
J160	RS232 zum PC (benötigt R4-003-40)	Molex, 53047-0410, 4 polig	
J161	RS232 für ColoriSensorern	Molex, 53047-0410, 4 polig	
J200	OSD PAD/JOGDIAL	Molex, 53047-0910, 10 polig	
<i>J201</i>	Jumper: JOGDIAL Select	Stifleiste 2pol RM2.54	
J210	OSD PAD IR	Molex, 53047-0510, 5 polig	
J220	GPIOS	Stiftwanne 2reihig, 40pol RM2.54	
J230	JOGDIALS	Stiftwanne 2reihig, 34pol RM2.54	
J300	1. Dual LVDS Displayanschluß	JST, SHLDP 40	
J301	2. Dual LVDS Displayanschluß (100Hz only)	JST, SHLDP 40	
J310	1. Inverteranschluß	JST, PHR-6, 6 polig	
J311	2. Inverteranschluß	JST, PHR-6, 6 polig	
J320	Jumper, Auswahl der Displayspannung (3.3, 5V, 12V)	Stiftleiste 3pol RM2.54	
J400	Versorgungsspannung	Reihenklemme, 2 polig	
J410	Lüfteranschluß für Gerätekühlung	JST, PHR-3, 3 polig	
J411	Lüfteranschluß CPU Kühlung	Molex, 53047-0310, 3 polig	
J420	Helligkeitssensor zur Backlightüberwachung	Molex, 53047-0310, 3 polig	
J421	Helligkeitsensor zur Überwachung der Umgebungshelligkeit	Molex, 53047-0310, 3 polig	
<i>J430</i>	Ausgang	Molex, 53047-0810, 8 polig	

Datei: PMD1.0-Core2.0HM-Deu-005.odt

## 1er: Steckerverbindungen zum Inputmodul

	J1J4: <b>Verbindungen zum Eingangsmodul</b> Buchsenleiste 1x20polig RM2.0							
J1		J2	J2		J3		J4	
Pin		Pin		Pin		Pin		
1	USB_GND	1	Y (FBAS1)	1	VGA1_HSYNC	1	GND	
2	USB_GND	2	Pb(FBAS2)	2	GND	2	GND	
3	Reserved (USB_5V)	3	Pr (FBAS3)	3	VGA1_VSYNC	3	GND	
4	Reserved (USB_5V)	4	GND	4	GND	4	GND	
5	n.c.	5	GND	5	VGA1_Blau	5	n.c.	
6	USB_D+	6	GND	6	VGA1_Grün	6	VCC_SUPPLY	
7	USB_D-	7	FBAS4	7	VGA1_Rot	7	VCC_SUPPLY	
8	ETH_RD-	8	GND	8	GND	8	n.c.	
9	ETH_RD+	9	YC_C	9	DVI1_RX0-	9	DVI2_RX0-	
10	ETH_TD-	10	YC_Y	10	DVI1_RX0+	10	DVI2_RX0+	
11	ETH_LINK_LED	11	GND	11	DVI1_RX1-	11	DVI2_RX1-	
12	ETH_TD+	12	GND	12	DVI1_RX1+	12	DVI2_RX1+	
13	ETH_ACT_LED	13	GND	13	DVI1_RX2-	13	DVI2_RX2-	
14	3.3V	14	VGA2 Rot	14	DVI1_RX2+	14	DVI2_RX2+	
15	3.3V	15	VGA2 Grün	15	DVI1_DDC_SCL	15	DVI2_DDC_SCL	
16	3.3V	16	VGA2 Blau	16	DVI1_DDC_SDA	16	DVI2_DDC_SDA	
17	3.3V	17	GND	17	DVI1_RXCLK-	17	DVI2_RXCLK-	
18	3.3V	18	VGA2 VSYNC	18	DVI1_RXCLK+	18	DVI2_RXCLK+	
19	3.3V	19	GND	19	DVI1_HP_DET	19	DVI2_HP_DET	
20	3.3V	20	VGA2 HSYNC	20	DVI1_DDC_5V	20	DVI2_DDC_5V	

Datei: PMD1.0-Core2.0HM-Deu-005.odt

## 100er: Eingangssignale

	J100: <b>1. VGA Anschluß</b> 15polig HD-SubD Buchse					
Pin		Pin		Pin		
1	R	6	GND	11		
2	G	7	GND	12		
3	В	8	GND	13	HSYNC	
4		9		14	VSYNC	
5		10	GND	15		

	J101: <b>2. VGA Anschluß</b> 8polig Molex 53047-0810					
Pin		Pin				
1	R	2	GND			
3	G	4	GND			
5	В	6	GND			
7	HSYNC	8	VSYNC			

	J110(J111): <b>1. DVI Anschluß (2. DVI Anschluß)</b> 24+6polig DVI-I Buchse					
Pin		Pin		Pin		
1	RX-2	9	RX-1	17	RX-3	
2	RX+2	10	RX+1	18	RX+3	
3	Shield	11	Shield	19	Shield	
4		12		20		
5		13		21		
6	DDCSCL	14	5V	22	Shield	
7	DDCSDA	15	GND	23	TX+C	
8		16	Hotplug	24	TX-C	
C1		C2		C3		
C4		C5	GND	C6	GND	

J120(J121)(J122): <b>FBAS1 (FBAS2)(FBAS3) Y (Cr) (Cb)</b> Chinch Buchse				
Pin				
Center	FBAS Signal 1Vpp			
Schirm	GND			

	J130: <b>S-Video</b> 4polig Mini Din				
Pin					
1	GND				
2	GND				
3	С				
4	Υ				

	J140 (J141): <b>HD LVDS 1 &amp; 2</b> (für HD3G Input) 20 polig JST SHLDP20					
Pin		Pin				
1	GND	2	GND			
3	HDINIO0(2)	4	HDINIO1(3)			
5	SDA	6	SCL			
7	3.3V	8	3.3V			
9	HD0+	10	HD0-			
11	HD1+	12	HD1-			
13	HD2+	14	HD2-			
15	HDClk+	16	HDClk-			
17	HD3+	18	HD3-			
19	HD4+	20	HD4-			

Datei: PMD1.0-Core2.0HM-Deu-005.odt

	J150: <b>Ethernet Anschluß</b> RJ45 Buchse (8P8C)					
Pin		Pin				
1	TX+	2	TX-			
3	RX+	4				
5		6	Rx-			
7		8				

	J160 (J161): <b>RS232</b> Molex MicroBlade 4polig					
Pin		Pin				
1	5V	2	TxD			
3	RxD	4	GND			

Datei: PMD1.0-Core2.0HM-Deu-005.odt

200er: OSD PAD, IR, Bedienelemente

	J200: <b>(OSD Bedienfeld) / User Interface</b> 10polig Molex 53047-1010					
Pin		Pin				
1	VCCOSD (3.3V)	2	GND			
3	GND	4	MINUS			
5	PLUS	6	EXIT			
7	MENÜ	8	POWER			
9	LED PWR (GRN)	10	LED STBY (ROT)			

	J210: <b>OSD IR Receiver</b> 5polig Molex 53047-0510					
Pin		Pin				
1	3.3V	2	IR Signal			
3	GND	4	LED3			
5	LED4					

	J230: <b>zusätzliche JOG-DIALs</b> 2x13polig Stiftwanne RM2.54						
Pin		Pin					
1	GND	2	1.8V				
3	JOG1_BUTTON	4	JOG4_BUTTON				
5	JOG1_S0_m	6	JOG4_S0_m				
7	JOG1_S1_p	8	JOG4_S1_p				
9	GND	10	GND				
11	JOG2_BUTTON	12	JOG5_BUTTON (1)				
13	JOG2_S0_m	14	JOG5_S0_m				
15	JOG2_S1_p	16	JOG5_S1_p				
17	GND	18	GND				
19	JOG3_BUTTON	20	JOG6_BUTTON				
21	JOG3_S0_m	22	JOG6_S0_m				
23	JOG3_S1_p	24	JOG6_S1_p				
25	GND	26	GND				

1: Bis HW1.2: JOG5\_BUTTON(Pin12), 4k7 Pull Up nach 3.3V notwendig.

J201: <b>Auswahl Tasten vs. JOG-DIAL</b> 2polig Stiftleiste RM2.54				
Pin				
offen	OSD-PAD mit Tasten			
1 - 2	OSD-PAD mit JOG-DIAL			

J220: <b>GPIOs &amp; LEDS</b> 2x20polig, 1x17 polig Stiftleisten RM2.54																			
Pir	า								P	in									
1		(	GPI 21									G	ΡI	22					
3		C	SΡΙ	23	3				4			G	ΡI	24	(IN	IT)			
5		1	3.3	V					6	١		G	ND	)					
7		(	SΡΙ	1					8			G	ΡI	17					
9		(	SΡΙ	2					1	0		G	ΡI	18					
11	•	(	SΡΙ	3					1	2		G	ΡI	19					
13	1	(	SΡΙ	4					1	4		G	ΡI	20					
15	;	(	SPI	5					1	6		LE	ED_	_R(	NC	/0			
17	,	(	SΡΙ	6					1	8		LE	ED.	_R(	NC	/1			
19	)	(	SΡΙ	7					2	0		LE	ED.	_R(	NC	/2			
21		(	SΡΙ	8					2	2		LED_ROW3							
23	;	3	3.3	V					2	4		GND							
25	;	C	SPI	9					2	6		LED 8							
27	'	C	SPI	10	)				2	8		LED 7							
29	)	C	SPI	11	L				3	0		LED 6							
31		C	SPI	12	2				3	2		LED 5							
33	}	(	SΡΙ	13	3				3	4		LED 4							
35	;	(	GPI 14					3	6		LED 3								
37	,	(	GPI 15					3	8		LE	LED 2							
39	)	(	GPI 16			4	0		LE	ΞD	1								
														ı					
22	24	S N	17	18	19	20	LR0	LR1	LR2	LR3	GND	R9	۲٦	9T	L5	<b>L</b> 4	23	7	2
21	23	38	GN 1	GN 2	GN 3	GN 4	GN 5	GN 6	GN 7	GN 8	GN 3V	6 NS	GN 10	GN 11	GN 12	GN 13	GN 14	GN 15	GN 16

J220

Datei: PMD1.0-Core2.0HM-Deu-005.odt

13 ELEKTRONIK

Datei: PMD1.0-Core2.0HM-Deu-005.odt

300er: Display & Inverter

	single/dual /qua HLDP 40polig	d LVDS	6 Displayport
Pin		Pin	
1	GND	2	GND
3	GPIO0	4	GPIO2
5	GPIO1	6	GPIO3
7	Odd(1) Tx3+	8	Odd(1) Tx3-
9	Odd(1) TxClk+	10	Odd(1) TxClk-
11	Odd(1) Tx2+	12	Odd(1) Tx2-
13	Odd(1) Tx1+	14	Odd(1) Tx1-
15	Odd(1) Tx0+	16	Odd(1) Tx0-
17	Odd(1) res+	18	Odd(1) res-
19	OM_Clk_In+	20	OM_Clk_In-
21	3dSync_LoopOut	22	3dSync_LoopIn
23	Even(2) res+	24	Even(2) res-
25	Even(2) Tx0+	26	Even(2) Tx0-
27	Even(2) Tx3+	28	Even(2) Tx3+
29	Even(2) TxClk+	30	Even(2) TxClk-
31	Even(2) Tx2+	32	Even(2) Tx2-
33	Even(2) Tx1+	34	Even(2) Tx1-
35	VCC_TFT	36	VCC_TFT
37	VCC_TFT	38	VCC_TFT
39	GND	40	GND

J310 & (J311): <b>Inverter Supply &amp; Control</b> JST PHR 6polig				
Pin		Pin		
1	GND	2	GND	
3	Brightness	4	On/Off	
5	VCC_INV	6	VCC_INV	

	J301: <b>single/dual/quad LVDS Displayport</b> JST SHLDP 40polig						
Pin		Pin					
1	GND	2	GND				
3	GPIO0	4	GPIO2				
5	GPIO1	6	GPIO3				
7	Odd(1) Tx3+	8	Odd(1) Tx3-				
9	Odd(1) TxClk+	10	Odd(1) TxClk-				
11	Odd(1) Tx2+	12	Odd(1) Tx2-				
13	Odd(1) Tx1+	14	Odd(1) Tx1-				
15	Odd(1) Tx0+	16	Odd(1) Tx0-				
17	Odd(1) res+	18	Odd(1) res-				
19		20					
21		22					
23	Even(2) res+	24	Even(2) res-				
25	Even(2) Tx0+	26	Even(2) Tx0-				
27	Even(2) Tx3+	28	Even(2) Tx3+				
29	Even(2) TxClk+	30	Even(2) TxClk-				
31	Even(2) Tx2+	32	Even(2) Tx2-				
33	Even(2) Tx1+	34	Even(2) Tx1-				
35	VCC_TFT	36	VCC_TFT				
37	VCC_TFT	38	VCC_TFT				
39	GND	40	GND				

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### 13 ELEKTRONIK

J300 JST 5	(&J301): <b>als 2</b> SHLDP 40polig	4bit TTL [	Displayport
Pin		Pin	
1	GND	2	GND
3	GPIO0	4	GPIO2
5	GPIO1	6	GPIO3
7	R0	8	R1
9	R2	10	R3
11	R4	12	R5
13	R6	14	R7
15	G0	16	G1
17	G2	18	G3
19	G4	20	G5
21	G6	22	G7
23	В0	24	B1
25	B2	26	B3
27	B4	28	B5
29	B6	30	B7
31	DE	32	HSYNC
33	VSYNC	34	DCLK
35	VCC_TFT	36	VCC_TFT
37	VCC_TFT	38	VCC_TFT
39	GND	40	GND

J320: <b>Auswahl Displayspannung</b> 3polig Stiftleiste RM2.54				
Pin				
offen	3.3V			
1 - 2	5V			
2 - 3	12V			

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### 13 ELEKTRONIK

#### 400er: Geräteinterne Anschlüsse

2polig	J400: <b>Versorgungspannung</b> 2polig PTR Zugfederkraftklemmen horizontaler Anschluß, RM 5mm			
Pin				
1	GND			
2	VCC_SUPPLY			

	J410: <b>Gerätelüfter</b> 3polig JST PHR 6polig				
Pin					
1	VCC_SUPPLY_FAN (gesteuert)				
2	Sens				
3	GND				

J411: <b>CPU-Lüfter</b> 3polig Molex 53047-0310				
Pin				
1	GND			
2	Sens			
3	5V			

J420: Helligkeitssensor (intern) J421: Helligkeitssensor (extern) 3polig Molex 53047-0310				
Pin				
1	GND			
2	V-Sens über P420 (P421) einstellbar			
3	3.3V			

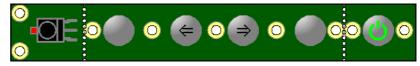
	(3D Shutter-Bril Molex 53047-091	D Shutter-Brille Synchro) olex 53047-0910				
Pin		Pin				
1	Nicht Benutzt	2	Nicht Benutzt			
3	Nicht Benutzt	4	Nicht Benutzt			
5	3D_SYNC_OUT	6	SCL			
7	SDA	8	3.3V			
9	GND					

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### *I3* ELEKTRONIK

#### **Bedienung und OSD**

Das Gerät kann über eine Power Taste an- und ausgeschaltet werden. Unabhängig voneinander können zwei Dual LEDs (Power Taste, IR-Empfänger) die Betriebszustände POWER ON,



STANDBY und IR-ACK signalisieren. Auf diese Weise kann die PMD leicht auf gerätetypische Anforderungen 1) eingestellt werden.

Die Navigation innerhalb des OSD "On Screen Display" erfordert mindestens 3 Tasten ([Plus], [Minus], [Anwahl/Abwahl]). Eine vierte Taste [Verlassen]



beschleunigt die Steuerung, da hiermit angewählte Untermenüpunkte direkt verlassen werden können, ist aber nicht zwingend notwendig.

Alternativ kann das OSD auch über einen Incrementaldrehgeber mit Druckknopf (JOG-DIAL) bedient werden. Die vierte Taste [Verlassen] ist hier nicht vorhanden. Ein großer Vorteil des JOG-DIALs besteht darin, dass der Benutzer nicht ständig zwischen den einzelnen Bedienelementen wechseln muss.

Die Bedienung über IR-Fernbedienung erfolgt über fünf Tasten ([Links], [Rechts], [Hoch], [Runter], [Anwahl/Abwahl]).

Wie viele Tasten und welche Tastatur (OSD-PAD) verwendet wird und das Verhalten der Dual LED's kann im BIOS konfiguriert werden. Aus Kompatibilitätsgründen erfolgt die Auswahl zwischen JOG-DIAL und OSD-PAD mit Hilfe des Jumpers J201 (offen: OSD-PAD, geschlossen: JOG-DIAL).

In der Regel signalisiert ein Monitor POWER ON mit einer grünen, STANDBY mit einer orangenen LED.

Bei einem **Fernseher** hingegen wird POWER ON normalerweise nicht aktiv signalisiert, STANDBY mit einer roten LED. Nach dem Einschalten ist die STANDBY LED aus. Der Empfang eines IR Signals wird über eine rote STANDBY LED quittiert.

Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### 13 ELEKTRONIK

## Stromverbrauch

	PMD-OM-HD3GDVI-A	РМБ-ІМ-СООР	PMD-IM-HD3G	PMD-IM-DUAL-HD3G	I PowerOn (U=12V)	I Standby (U=12V)	Unit	Kommentar
PMD1.0-A					F0F	100	<b>س</b> ۸	Observ Bildes International Internation
FIVIDI.U-A					505	100	mA	Ohne Bildschirm angeschlossen
PMD1.0-A				х	505	175	mA	Ohne Bildschirm angeschlossen  Ohne Bildschirm angeschlossen
			х	Х				
PMD1.0-A			X	x	580	175	mA	Ohne Bildschirm angeschlossen
PMD1.0-A PMD1.0-A		X	_		580 570	175 165	mA mA	Ohne Bildschirm angeschlossen Ohne Bildschirm angeschlossen

Pos	Parameter	min	typ	max	Einheit
	Versorgungsspannung	9	12	18	V
	Stromaufnahme (nur PMD1.0, ohne Displays)		505		mA
	Standby		100		mA
	Displayversorgung		3.3 5 12		V
			15		W
	Lagertemperatur	0		60	°C
	Betriebstemperatur (CPU-Kühlkörper)	0		60	°C
	Abweichung der Anzeige im OSD (wenn Platinentemperatur größer als Umgebungstemperatur)		+/-8		°C
	Signalspannung RGB/FBAS/YC/YCrCb		1		Vpp
	Abtastrate analog RGB	3.5		165	Mhz
	H-Frequenz	14			KHz
	V-Frequenz	20		85	Hz
	Clamp-Timing (siehe 1)		35		Takte
	DVI Pixeltakt			165	Mhz

Datei: PMD1.0-Core2.0HM-Deu-005.odt

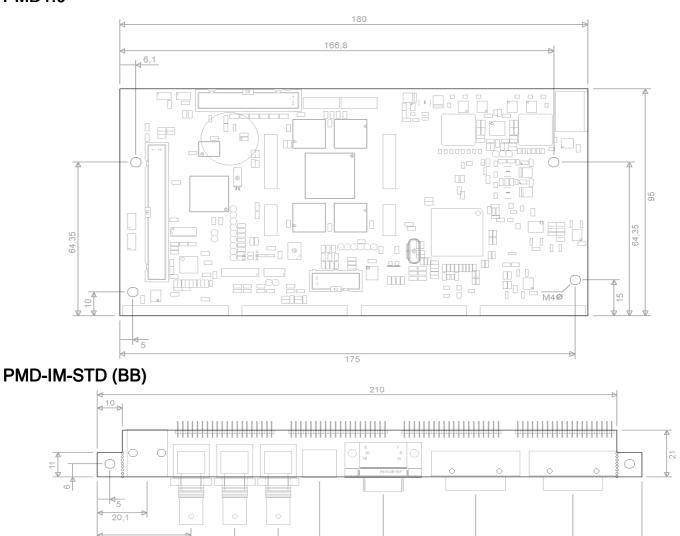
#### 13 ELEKTRONIK

GPIO (LED) Ausgangsstrom			2	m/
Display GPIOs		3.3		V
Inverter Steuerspannungen	0	3.3	5	V

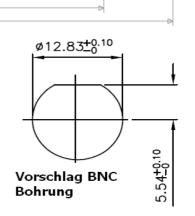
Datei: PMD1.0-Core2.0HM-Deu-005.odt

## Maßzeichnungen

#### **PMD1.0**



192,125



Dargestellt ist das PMD-IM-BB, bei PMD-IM-AC oder -AB entfällt DVI2.

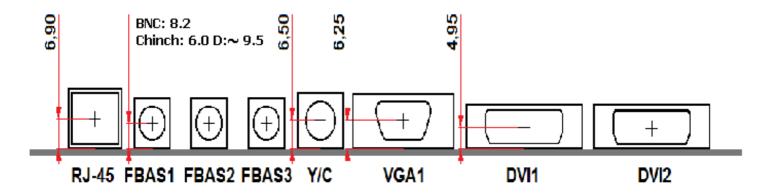
115.435

55,4

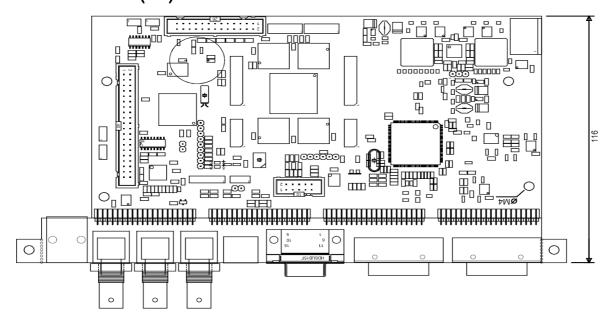
Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### Frontansicht PMD-IM-STD (REI/ECH)

zur Abnahme der Höhenmaße



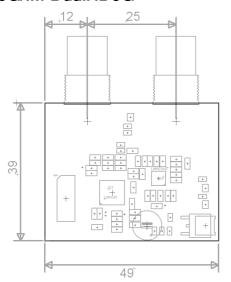
#### PMD1.0 & PMD-IM-STD (BB)



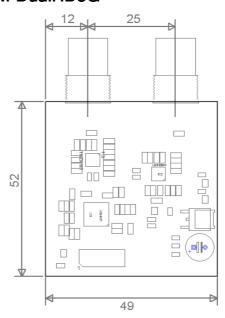
Datei: PMD1.0-Core2.0HM-Deu-005.odt

#### 13 ELEKTRONIK

#### IM-HD3G/IM-DualHD3G



## IM-DualHD3G



Datei: PMD1.0-Core2.0HM-Deu-005.odt